



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B09016-LAP-SCCB-M

PART NO : _____

VERSION : V1.01

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing .

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	5
3	使用说明	7



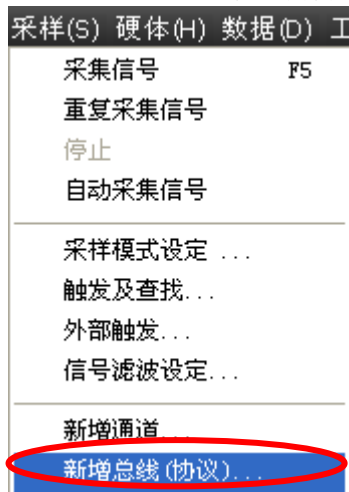
1 软件注册

软件注册请依照下列步骤进行注册。

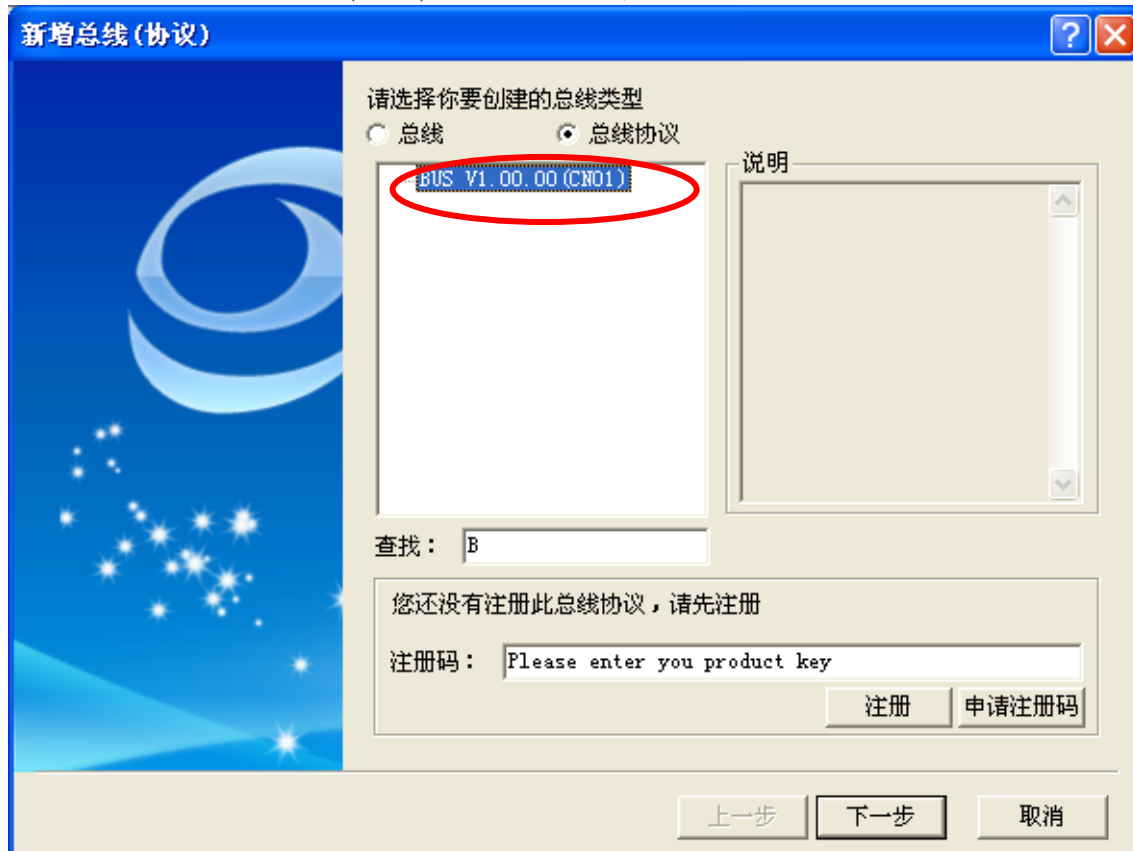
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。

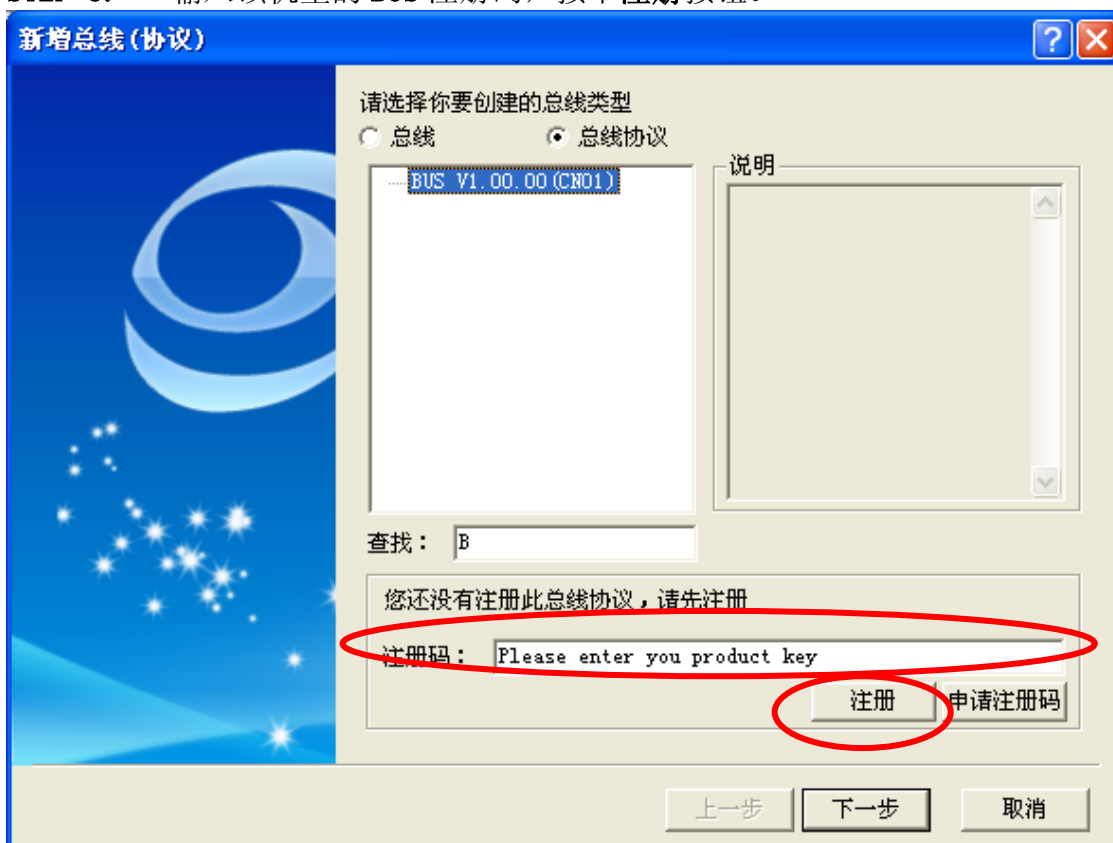


STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 BUS。

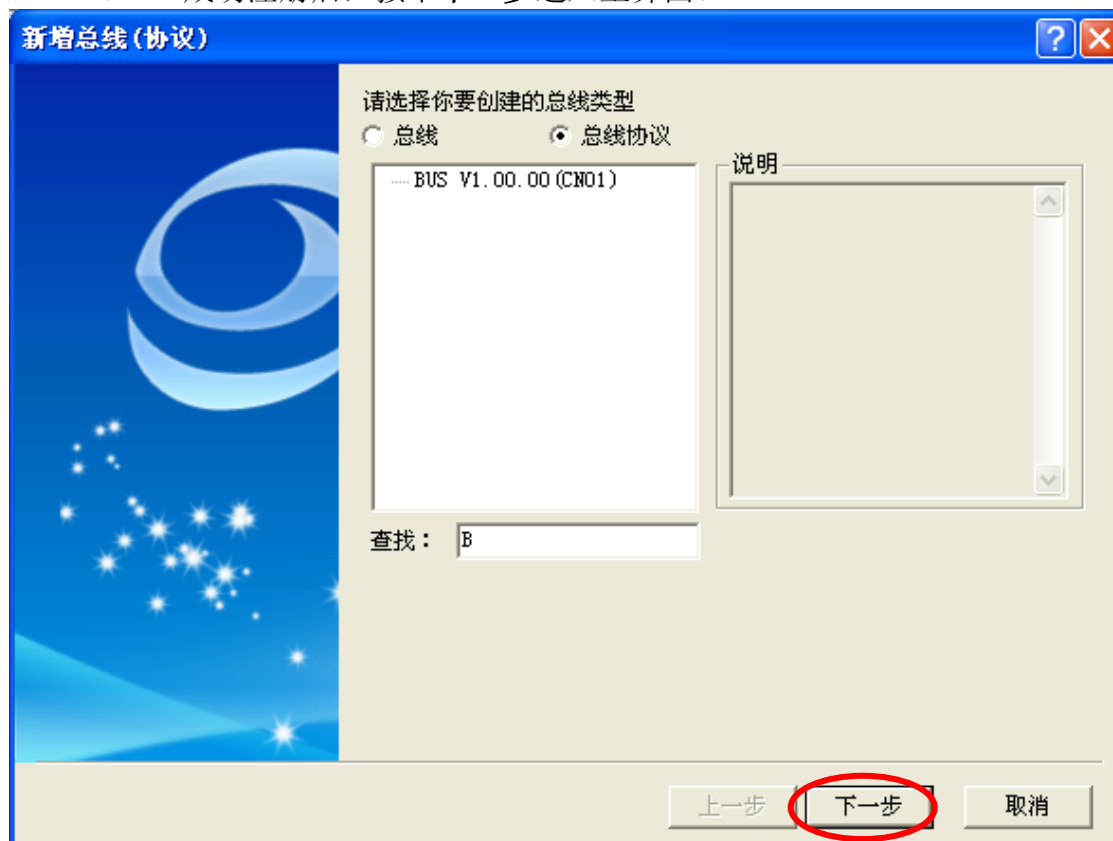




STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。





2 人机界面

在设定页，相关设定可参考下图界面。

SCCB总线协议

通道设定

SIOC: A0 SIOD: A1 ☒ SCCBE: A2

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Start		默认	Stop		默认
Read		默认	DC Bit		默认
Write		默认	Data		默认
ID Address		默认	NA		默认
Sub Address		默认			

时间间隔

设定...

默认值 上一步 下一步 取消

通道设定:

SIOC: 时钟信号通道。

SIOD: 数据信号通道。

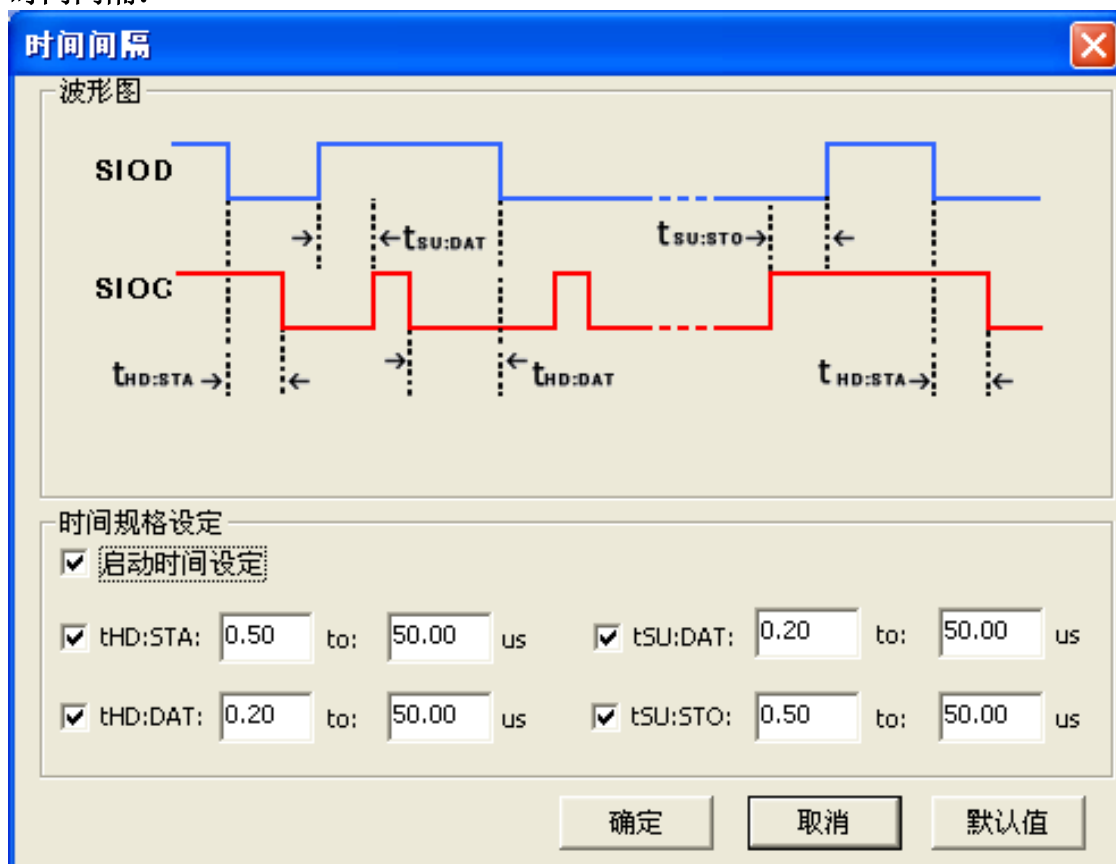
SCCBE: 片选控制通道，低电平有效。默认启用，当不启用时，相当于 SCCBE 一直为低电平。

总线协议格式:

使用者可自行设定解码字段的颜色。ID Address, Sub Address, Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



时间间隔:

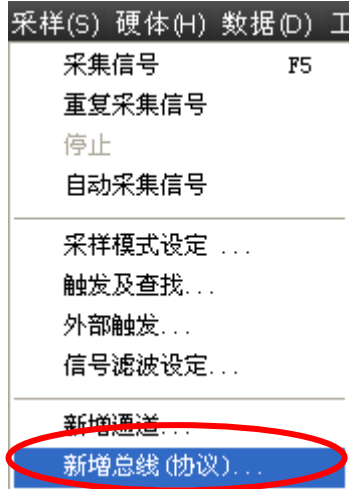


开始时间间隔 $t_{HD:STA}$ ，是从 SIOD 的下降沿到 SIOC 的下降沿；结束时间间隔 $t_{SU:STO}$ ，是从 SIOC 的上升沿到 SIOD 的上升沿；资料的时序分两部分， $t_{SU:DAT}$ 是 SIOD 的变化沿到 SIOC 的上升沿之间的间隔， $t_{HD:DAT}$ 是 SIOC 的下降沿到 SIOD 的变化沿之间的间隔。

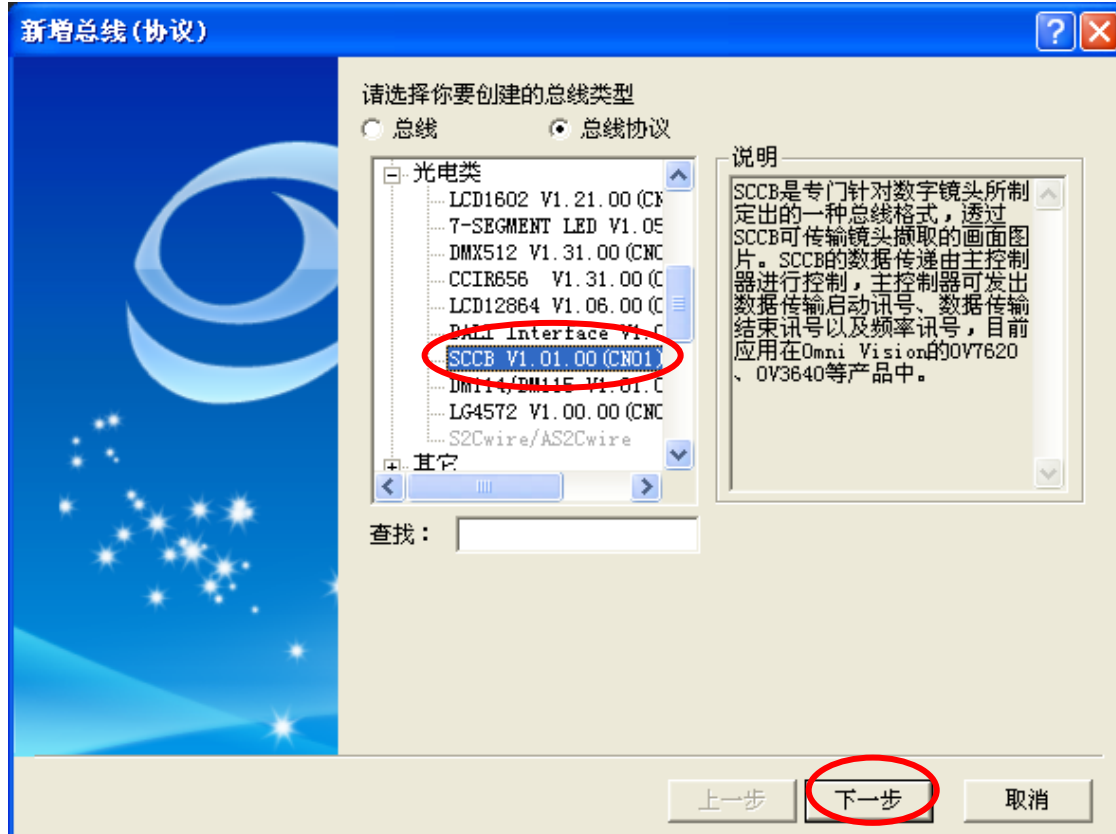


3 使用说明

STEP 1. 在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。



STEP 2. 在新增总线(协议)对话框，展开光电总线类，选择 SCCB，按下下一步。





STEP 3. 通道设定。

SCCB总线协议

通道设定

SIOC: A0 SIOD: A1 ☒ SCCBE: A2

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Start		默认	Stop		默认
Read		默认	DC Bit		默认
Write		默认	Data		默认
ID Address		默认	NA		默认
Sub Address		默认			

时间间隔

设定...

默认值 上一步 下一步 取消

STEP 4. 总线协议格式设定。

SCCB总线协议

通道设定

SIOC: A0 SIOD: A1 ☒ SCCBE: A2

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Start		默认	Stop		默认
Read		默认	DC Bit		默认
Write		默认	Data		默认
ID Address		默认	NA		默认
Sub Address		默认			

时间间隔

设定...

默认值 上一步 下一步 取消



STEP 5. 点击设定按钮，进行时间间隔设定。

SCCB总线协议

通道设定

SIOC: A0 SIOD: A1 ☒ SCCBE: A2

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Start		默认	Stop		默认
Read		默认	DC Bit		默认
Write		默认	Data		默认
ID Address		默认	NA		默认
Sub Address		默认			

时间间隔

设定...

默认值 上一步 下一步 取消

STEP 6. 按下下一步完成所有设定。

SCCB总线协议

通道设定

SIOC: A0 SIOD: A1 ☒ SCCBE: A2

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
Start		默认	Stop		默认
Read		默认	DC Bit		默认
Write		默认	Data		默认
ID Address		默认	NA		默认
Sub Address		默认			

时间间隔

设定...

默认值 上一步 下一步 取消

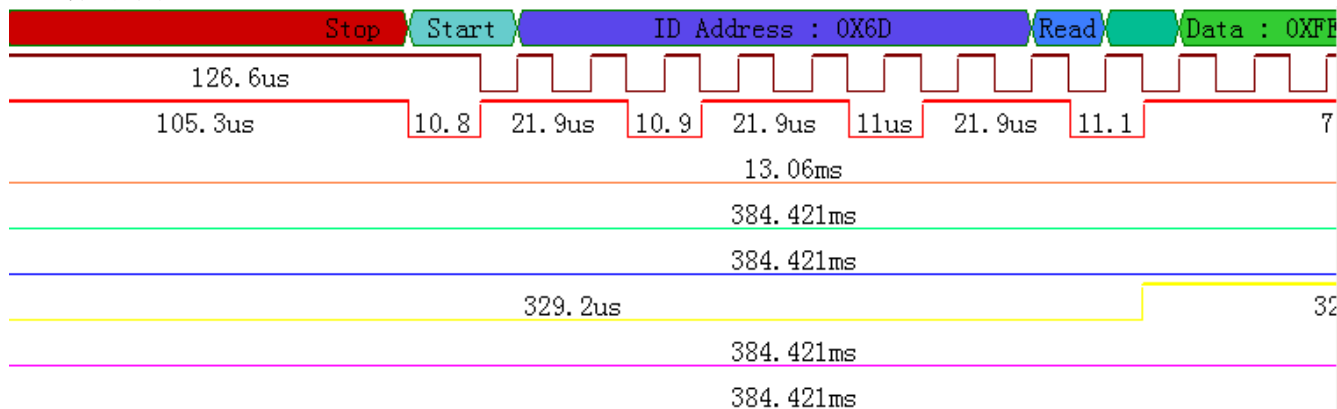


STEP 7. 输入总线名称及点选是否清除软体中其它的总线和通道，按下**完成**按钮。



STEP 8. 总线协议分析模组解码完成图示，设定条件为任一边沿，记忆深度为 128K，采样频率为 10MHz。（采样频率最好是待测讯号的 8 倍以上）

总线协议解码



封包列表

总线封包列表

数据统计 | 内存分析

✕ 🔍 📄 🔄

封包 #	名称	起始点	Stop
1	Bus1(SCCB)	-0.0106ms	Stop

封包 #	名称	起始点	Start	ID Address	Read	DC Bit	Data	NA	Stop
2	Bus1(SCCB)	0.3185ms	Start	6D	Read	DC Bit	FE	NA	Stop
封包 #	名称	起始点	Start	ID Address	Read	DC Bit	Data	NA	Stop
3	Bus1(SCCB)	0.6477ms	Start	6D	Read	DC Bit	9F	NA	Stop
封包 #	名称	起始点	Start	ID Address	Read	DC Bit	Data	NA	Stop
4	Bus1(SCCB)	0.9768ms	Start	6D	Read	DC Bit	9C	NA	Stop
封包 #	名称	起始点	Start	ID Address	Read	DC Bit	Data	NA	Stop
5	Bus1(SCCB)	1.3059ms	Start	6D	Read	DC Bit	8C	NA	Stop
封包 #	名称	起始点	Start	ID Address	Read	DC Bit	Data	NA	Stop